



Ali Azami

Ingénieur systèmes embarqués | IA embarquée • DSP • FPGA

Tél. +33 7 45 55 81 27
Email Azamiali2706@gmail.com
Mobilité nationale et internationale

Portfolio ali123az.github.io/portfolio
LinkedIn ali-azami-27b8681b4
Disponibilité immédiate

COMPÉTENCES

Programmation :

C/C++, Python, Rust

Systèmes embarqués :

RTOS, ARM, STM32, IA embarquée (MCU/NPU/DSP), traitement du signal, CAN, SPI, I2C, UART

Outils et environnement :

Git, GitLab, Docker, Linux, CMake, VS Code, Keil, MCUXpresso, CI/CD, MATLAB, Simulink, Linux embarqué

Logiciel et IA :

PyTorch, TensorFlow, TensorFlow Lite, vision par ordinateur (OpenCV)

Conception numérique :

VHDL, Verilog, FPGA, SoC, DSP

SOFT SKILLS

- Esprit analytique et critique
- Travail en équipe et communication
- Autonomie et prise d'initiative
- Adaptabilité et apprentissage rapide

BÉNÉVOLAT

Erasmus Student Network
Toulouse - Membre actif

EHTP Electro-Power - Vice président

Enactus EHTP - Chef d'équipe

LANGUES

Français (bilingue)
Anglais (avancé)
Espagnol (intermédiaire)
Japonais (A2)

RÉFÉRENCES

Maxime Rateau - Schaeffler France
Disponible sur LinkedIn

Profil

Avec plus d'un an et demi d'expérience en alternance et en stage en électronique et en **intelligence artificielle** pour les **systèmes embarqués**, ainsi qu'une solide formation en **traitement du signal**, je suis à la recherche d'une nouvelle opportunité afin de poursuivre ma carrière professionnelle. Curieux et rigoureux, je suis passionné par l'innovation technologique et motivé par des projets ambitieux alliant technique et créativité.

Expérience Professionnelle

Ingénieur Systèmes/Logiciel IA embarquée radar (Alternance – M2)

Vitesco Technologies / Schaeffler France, Toulouse - France Septembre 2024 – Octobre 2025

- Conception d'un pipeline embarqué complet : acquisition radar UWB, FFT (DSP9, classification temps réel par CNN).
- Développement d'algorithmes de traitement du signal optimisés pour microcontrôleur (temps réel, contraintes mémoire).
- Intégration et optimisation de modèles de deep learning embarqués (latence, RAM/Flash).
- Test et validation de la solution sur le terrain.
- Documentation technique et collaboration avec des équipes internationales.

Ingénieur Systèmes/Logiciel IA embarquée (Stage – M1)

NXP Semiconductors, Toulouse - France Mai 2024 – Septembre 2024

- Mise en œuvre d'un pipeline d'Edge AI : acquisition capteurs, modèle, déploiement sur MCU/NPU.
- Optimisation de l'inférence de réseaux neuronaux pour systèmes embarqués contraints.
- Analyse des performances (latence, mémoire) et adaptation aux contraintes matérielles.
- Rédaction d'un support technique complet pour usage pédagogique.

Ingénieur Électronique & IoT (Stage de recherche)

EHTP, Casablanca - Maroc Avril 2022 – Octobre 2022

- Conception et mise en œuvre d'une architecture embarquée distribuée (Arduino Mega et Raspberry Pi 4) pour un robot mobile sur chenilles avec bras 6 axes.
- Développement d'un système de vision par ordinateur avec YOLOv5 pour la détection d'objets.
- Implémentation d'un système de recharge autonome connecté avec communication et supervision via MQTT.

Formations

Diplôme d'Ingénieur – Électronique, Énergie électrique et Automatique

ENSEEIH, Toulouse - France Septembre 2023 – Septembre 2025

Spécialité électronique et IA pour systèmes embarqués.

Double diplôme en collaboration avec mon école d'origine au Maroc.

Diplôme d'Ingénieur – Génie Électrique & Électronique

EHTP, Casablanca - Maroc Septembre 2021 – Septembre 2025

Classes Préparatoires (MPSI/MP)

Classes préparatoires IBN Ghazi, Rabat - Maroc Septembre 2018 – Juin 2020